

进迭时空 2023 届校园招聘简章

一、公司简介

进迭时空成立于 2021 年 11 月，是由一批国内知名 RISC-V 处理器技术专家共同发起并创建的创新技术企业。目前在杭州、珠海、上海、北京、英国等地开设办公地点，公司主要创始团队来自平头哥、全志等国内知名半导体企业，是一个多技术背景融合的团队，技术涵盖高性能处理器核研发、高性能边缘计算芯片研发、软件、市场与商业，丰富的高端芯片研发与商业运营经验。

每一代指令集架构都会诞生伟大的计算企业，进迭时空诞生的初衷是为了推动 RISC-V 架构的技术发展，公司致力于高性能 RISC-V 处理器核、高性能芯片、核心软件系统的创新与研发，为行业提供高性能 RISC-V 处理器芯片和核心软件系统。可广泛应用于边缘计算到云计算等场景，如高端智能机器人、高性能计算盒子、边缘服务器、新一代智能云终端、自动驾驶等。目前已完成天使轮投资，投资金额过亿，全球知名微电子专家及行业半导体投资“教父”高秉强教授和知名投资机构经纬、耀途、万物、真格等注资。

公司坚持以人为本，注重人才培养，不断发展人才队伍，形成支撑公司长远发展的高素质人才梯队。未来是智能时代，如同电气时代的电力一样，算力将成为智能时代最重要的生产力。欢迎 SoC、CPU、NPU、软件等方面同仁作为早期技术创始人加盟，为中国芯贡献一份力量。

公司愿景：致力成为中国第一、世界一流的计算机生态巨头。

优势/亮点：

- 1.公司由平头哥、全志等业内知名半导体企业的高管团队创建；
- 2.团队负责人曾在 CPU 及 RISC-V 领域获得几十项专利，数十项专利为第一作者；
- 3.团队高管曾主持国家十二五核高基的 CPU 研发项目，主持国家最高等级研发计划攻坚计划的 CPU 研发项目；

4.团队高管曾在在计算机体系结构顶级杂志 ISCA、数字集成电路顶级杂志 TCAS 等 SCI 杂志上发表 论文几十篇，开发多个相关公开课程，得到业内有名技术专家认可；

5.公司技术专家团队曾在国际知名半导体企业分别担任芯片架构负责人、中国 CPU 验证团队负责人等职位。

二、招聘需求（本科：24-30W/年硕士：38-45W/年）

【软件开发工程师】

需求人数：10

工作地点：珠海

岗位职责：

- 1.基于高性能计算/人工智能处理器，进行各类编译器的前端、优化器、后端以及其他软件工具的开发；
- 2.基于 RISC-V 的底层软件开发，比如 bootloader、Linux 内核、工具链等；
- 3.协助编写功能手册、创建测试集和系统联调等。

岗位要求：

- 1.本科及以上学历，计算机、电子、数学等相关专业；
- 2.具备良好的 C/C++编程能力，良好的软件设计和开发能力；
- 3.了解 LLVM 或其它开源编译器框架的开发者优先；
- 4.了解 OpenGL 或 CUDA 等并行编程语言者优先。

【IC 验证工程师】

需求人数：15

工作地点：杭州、上海、珠海

岗位职责：

- 1.负责相关产品的 CPU 验证或芯片的 SoC 验证工作；
- 2.阅读相关的设计文档，理解设计需求并定义出测试计划；
- 3.跟设计团队紧密合作，制定验证计划，编写测试用例；
- 4.功能覆盖率收集与分析，增强测试集合以解决覆盖率漏洞；

5.探索处理器验证方法学，参与构建处理器验证环境，研发验证工具，学习相关领域前沿技术。

岗位要求：

- 1.本科及以上学历，电子工程、通讯、计算机等相关专业；
- 2.了解 system verilog 和 UVM 方法学；
- 3.掌握至少一种脚本语言：Perl、Shell、Ruby、Python、Tcl 等；
- 4.富有激情，自我驱动，良好的 teamwork 精神；
- 5.良好的沟通表达能力和问题分析能力。

【算法工程师】

需求人数：10

工作地点：杭州、上海

岗位职责：

- 1.基于视觉 AI/SLAM 算法，进行热点分析，联合 CPU 团队定义加速指令；
- 2.使用 gem5/qemu 等模拟器，论证加速指令的可行性和可用性；
- 3.使用加速指令，优化视觉 AI 算法和 SLAM 算法。

岗位要求：

- 1.本科及以上学历，电子，微电子及计算机相关专业；
- 2.了解 C/C++，了解常见计算机体系结构不限于 CPU、GPU 等；
- 3.具有良好的数学功底，熟悉神经网络、机器视觉、SLAM 等算法原理；
- 4.熟悉软件开发工具和脚本语言不限于 Git、CMake、python、perl 等；
- 5.熟悉单元测试用例的设计与实现、CI/CD 等。

【系统设计工程师】

需求人数：10

工作地点：珠海

岗位职责：

负责芯片相关的前期系统级电路设计和规格定义，以及后期方案应用的相关软硬件整合。

岗位要求:

- 1、本科及硕士，电子、微电子、通信、自动化、计算机相关专业；
- 2、具备基本模拟、数字电路理论基础；
- 3、熟悉 C 或汇编类语言，具备良好英语阅读和书写能力。

【CPU 设计工程师】

需求人数：10

工作地点：杭州、上海、北京

岗位职责:

协助 RISC-V 处理器内核新 feature 的微架构定义和 RTL 设计，参与从微架构到 RTL 级实现的完整流程。

岗位要求:

- 1.本科及以上学历，计算机、微电子专业、电路与系统、通信、人工智能等相关专业；
- 2.了解 RISC-V（或 Arm）通用处理器指令集与微架构，cache 算法与微架构，分支预测算法与微架构等；
- 3.了解业界常用的片上互联 NoC 技术和片间互联协议；
- 4.了解 Gem5 或其他微架构仿真器；
- 5.了解硬件模块的设计（Verilog, SystemVerilog, Chisel 等）。

【IC 数字设计工程师】

需求人数：10

工作地点：珠海、上海

岗位职责:

- 1.协助并参与从应用和产品定义到具体 SoC 芯片方案的落地；
- 2.协助 SoC 芯片的建模、性能分析和低功耗设计；
- 3.协助 SoC 芯片的集成，参与从微架构到 RTL 级实现的完整流程。

岗位要求:

- 1.本科及以上学历，微电子、计算机、通信工程、自动化、电磁场等相关专业；

2.符合如下任一条件者优先：

- (1) 了解 VHDL/Verilog、SV 等数字芯片设计及验证语言，参与过 FPGA 设计或验证；
- (2) 了解数字芯片综合（SYN）/时序分析（STA）经验；
- (3) 了解芯片设计基本知识，如代码规范、工作环境和工具、典型电路（异步、状态机、FIFO、时钟复位、memory、缓存管理等）；
- (4) 接触过多种验证工具，了解一种或多种验证方法。

三、薪酬福利

1.薪资

本科：24-30W/年

硕士：38-45W/年

2.多元的薪酬体系：

有竞争力的薪酬、股权、绩效奖金、年终奖金等；

3.六险一金

A.根据当地政策缴纳，住房公积金个人及公司各缴纳全额薪资的 12%，住房公积金最高额度按工作地政府政策执行；

B.补充商业医疗保险；

4.丰富的福利计划

带薪年假、公司旅游、公司/部门团建活动、节假日福利、各类文化活动等；

5.贴心的补贴

A.餐费补贴；

B.按工作地方政策，发放高温补贴；

C.符合条件者享受公司住房补贴；

6.政策红利支持

A.根据工作地政策协助落户、党组织关系转移等；

B.协助申请工作地人才政策津贴；

7.舒适且灵活的工作环境

- A.人性化的弹性工作时间；
- B.优越的办公环境，提供下午茶点；
- C.贴心的居住、餐饮行政支持。

四、简历投递方式：

方式一：扫描下方二维码一分钟快速投递简历（内推）



方式二：将简历发送至 space_t@126.com（简历命名：姓名+学校+意向岗位）

五、联系地址

杭州

地址：浙江省杭州市余杭区仓前街道欧美金融城2幢3901室

珠海

地址：珠海市高新区港湾一号IC设计孵化基地505

上海

地址：上海浦东新区新希望半岛园达尔文路88号11幢4楼

北京

地址：北京市东城区王府国际中心7层wework，06-137